

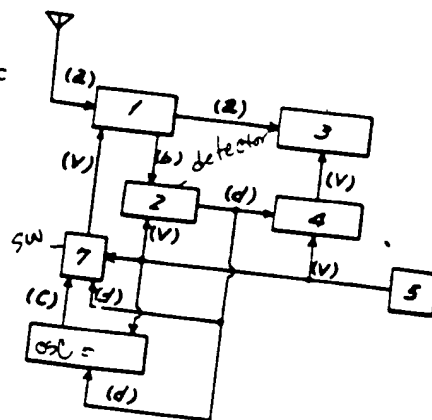
RECEIVER

(1) 58-105632 (A)

(1) Appl. No. 56-204670

(43) 23.6.1983 (19) JP
(22) 17.12.1981
(1) MITSUBISHI DENKI K.K. (72) MIKIO NAKAGAWA
(3) Int. CP. H04B1/16, H04B7/24

OBJECT: To reduce power consumption by intermittently supplying electric power to a waiting circuit in waiting status.
CONSTITUTION: Square wave pulse signals are continuously applied from a monostable oscillating circuit 6 to a switching circuit 7 to intermittently drive the circuit 7. The circuit 7 supplies electric power to a low power circuit which operates in reception waiting status and actuates the circuit 1 only when the circuit 7 is on. At the reception of radio waves, a detection signal is outputted from a signal detecting circuit 2. The detection signal turns on a switching circuit 4 to actuate an ordinary receiving circuit. At the same time the operation of the monostable oscillating circuit 6 is stopped.



一般に第 1
なわら、受
での比較的
5 機の入力値
検知する信号
巾し、スピー
電力回路 (3)、
電力供給スイツ

回路 (1) には、電
てあり、大電力回
路 (4) の OFF 動作に
たれている。
中の当該受信機を
出回路 (3) により検出
回路 (4) の ON 動作に
りから電力の供給がな
てスピーカより音声が

BEST AVAILABLE COPY

送と同一部分には同一番号を付し、受発信機における低電力回路(1)に決定する単安定回路(6)からの出力により出力回路(3)に電源(5)からの電源スイッチ回路である。

作動について説明する。まず動作して矩形波パルスでスイッチ回路(7)を間欠的に低電力回路(1)を間欠的に高電力回路(1)に電源(5)から電力供給をしない時間と(6)から発生するパルスのデ。したがって、入力信号の均的な消費電力は、上記パくらに定めるかにより決定安定発振回路(6)は低電力回路ではるかに小さい消費電力を有する。

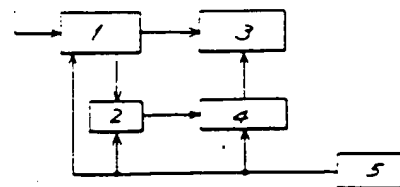
でき、これにより、電源をにかえることが容易となりや、山頂などの商用電源のがきわめて容易となる利点

図を示すブロック図、第2図は時間の長い受信装置に示すブロック図である。…信号検出回路、(3)…大電力供給スイッチ回路、(5)…路(単安定発振回路)、(7)…ツテ回路。

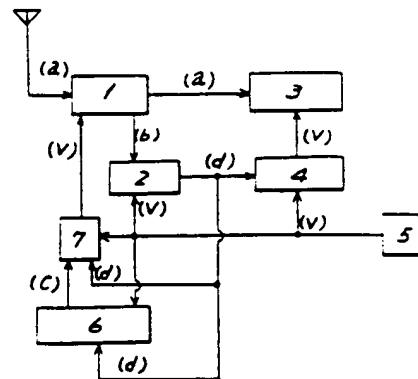
号は同一もしくは相当部分

高野 信一 (外1名)

第1図



第2図



BEST AVAILABLE COPY